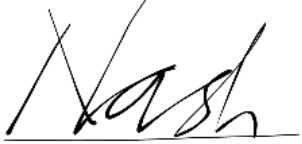
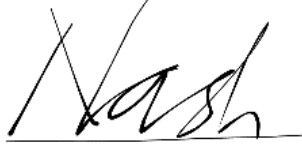


Mata Kuliah	: Pengenalan Sistem Digital	Tanggal	: 14 Maret 2023
Kode MK	: INF107	Rumpun MK	: MKWP
Bobot (sks)	T (Teori) : 2 P (Praktik/Praktikum) : 1	Semester	: 1
Dosen Pengembang RPS,  (Mohammad Nasucha, S.T., M.Sc., Ph.D.)	Koordinator Keilmuan,  (Mohammad Nasucha, S.T., M.Sc., Ph.D.)	Kepala Program Studi,  (Dr. Ida Nurhaida, S.T., M.T.)	Dekan  Danto Sukmajati, Sukmajati, S.T., M.Sc., Ph.D.).

NOMOR TUGAS
1 (dilaksanakan selama 3 sesi berturut-turut).
BENTUK TUGAS
Praktik - Kelompok
JUDUL TUGAS
Merakit Sirkuit Analog dan Sirkuit Digital
SUB CAPAIAN PEMBELAJARAN MATA KULIAH (SUB CPMK)
23-INF-SCPMK-0311: Kemampuan memahami cara kerja sistem komputer 1. Memahami materi pada sesi ini. 2. Memahami hubungan antara materi pada sesi ini dengan cara kerja komputer
DESKRIPSI TUGAS

Penyelesaian suatu masalah dasar pada ranah perangkat keras sistem digital dengan melibatkan perakitan sirkuit digital dan sirkuit analog sebagai pembanding.
METODE Pengerjaan Tugas
1. Peserta kuliah membaca dan memahami materi dari dosen dan dari sumber-sumber lain.. 2. Peserta kuliah memahami masalah yang diberikan. 3. Peserta kuliah menyelesaikan masalah tersebut, dan menyerahkan hasil kerja kepada dosen melalui LMS.
BENTUK DAN FORMAT LUARAN
Bentuk Tugas : Perakitan sirkuit analog dan sirkuit digital sederhana sebagai model untuk mengenali masalah-masalah dasar pada sistem komputer dan penyelesaiannya. Format luaran : Dokumen berformat pdf, berisi foto-foto tahapan perakitan gerbang disertai dengan penjelasan yang runut dan memadai.
INDIKATOR, KRITERIA DAN BOBOT PENILAIAN
1. Kesesuaian dengan instruksi (10%) 2. Ketercapaian outcomes dan akurasi (70%) 3. Bahasa, kesesuaian dengan format yang diminta, kerapian penulisan (20%)
JADWAL PELAKSANAAN
Tugas ini dilaksanakan pada 3 sesi berurutan, misalnya pada sesi ke-2 , 3, dan 4.
LAIN-LAIN
Jumlah kelompok yang dapat dipandu dosen maksimal 8.
DAFTAR RUJUKAN
[1] R. J. Tocci, N. S. Widmer, G.L. Moss, Digital Systems: principles and applications, 12th ed. New Jersey: Prentice -Hall, 2016. [2] A.K. Maini, Digital Electronics: principles, devices and applications. New York: John Wiley & Sons, 2007. [3] M. M. Mano and C. R. Kime, Logic and Computer Fundamentals, 4th ed. New Jersey: Pearson Prentice Hall, 2008.

NOMOR TUGAS
2 (dilaksanakan selma 3 sesi berturut-turut).
BENTUK TUGAS

Praktik - Kelompok
JUDUL TUGAS
Merakit Sirkuit Gerbang Logika
SUB CAPAIAN PEMBELAJARAN MATA KULIAH (SUB CPMK)
23-INF-SCPMK-0311: <i>Kemampuan memahami cara kerja sistem komputer</i> 1. Memahami materi pada sesi ini. 2. Memahami hubungan antara materi pada sesi ini dengan cara kerja komputer
DESKRIPSI TUGAS
Penyelesaian suatu masalah dasar pada ranah perangkat keras sistem digital dengan melibatkan perakitan sirkuit gerbang logika.
METODE Pengerjaan Tugas
1. Peserta kuliah membaca dan memahami materi dari dosen dan dari sumber-sumber lain. 2. Peserta kuliah memahami masalah yang diberikan. 3. Peserta kuliah menyelesaikan masalah tersebut, dan menyerahkan hasil kerja kepada dosen melalui LMS.
BENTUK DAN FORMAT LUARAN
Bentuk Tugas : Perakitan sirkuit gerbang logika sebagai solusi atas suatu masalah dasar pada ranah sistem digital. Format luaran : Dokumen berformat pdf, berisi foto-foto tahapan perakitan gerbang disertai dengan penjelasan yang runut dan memadai.
INDIKATOR, KRITERIA DAN BOBOT PENILAIAN
1. Kesesuaian dengan instruksi (10%) 2. Ketercapaian outcomes dan akurasi (70%) 3. Bahasa, kesesuaian dengan format yang diminta, kerapian penulisan (20%)
JADWAL PELAKSANAAN
Tugas ini dilaksanakan pada 3 sesi berurutan, misalnya pada sesi ke-9, 10, dan 11.
LAIN-LAIN
Jumlah kelompok yang dapat dipandu dosen maksimal 8.



**RENCANA TUGAS MAHASISWA (RTM)
PROGRAM STUDI INFORMATIKA
FAKULTAS TEKNOLOGI DAN DESAIN**

SPT-II/XXX/XXX

Issue/Revisi : R1

DAFTAR RUJUKAN

- [1] R. J. Tocci, N. S. Widmer, G.L. Moss, Digital Systems: principles and applications, 12th ed. New Jersey: Prentice -Hall, 2016.
- [2] A.K. Maini, Digital Electronics: principles, devices and applications. New York: John Wiley & Sons, 2007.
- [3] M. M. Mano and C. R. Kime, Logic and Computer Fundamentals, 4th ed. New Jersey: Pearson Prentice Hall, 2008.